Организация памяти

- Регистры
  - По назначению
    - Общего назначения
      - *хранят операнды арифметических и логических выражений, индексы и адреса*
    - Специальные
      - Аккумулятор
        - *хранение промежуточных результатов арифметических и логических операций, инструкций ввода-вывода*
      - Регистр флагов (признаков)
        - *хранит признаки результатов арифметических и логических операций*
      - Счетчик (указатель) команд
      - Индексный регистр
        - *хранит индексы исходных и целевых элементов массива*
      - Указательные
        - Указатель стека
        - Регистр базы
      - Сегментный регистр
        - *хранит адреса и селекторы сегментов памяти*
  - По типу приёма и выдачи информации
    - сдвиговые
      - *с последовательным приёмом и выдачей информации*
    - параллельные
      - *с параллельным приёмом и выдачей информации*
- Общая память
  - Архитектурные решения
    - Фон-неймановская (Пристонская) архитектура
    - Гарвардская архитектура
  - Группировка
    - Биты
    - Байты
    - Слова
      - *Размер слова в байтах*
  - Выравнивание адресов
    - есть
    - нет
  - Размещение данных в памяти
    - Порядок от старшего к младшему (big endian)
      - *Старшие разряды по старшим адресам*
    - Порядок от младшего к старшему (little endian)
      - *Старшие разряды по младшим адресам*
    - Переключаемый порядок (bi endian)
    - Смешанный порядок (middle-endian)
  - Использование
    - Произвольный доступ
    - Стек
    - Куча
  - Структура
    - Линейная
    - Сегментированная
    - Страничная